P.2

⑨ 日本国特許庁(JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭63 - 94646

Silnt Cl.⁴

識別記号

庁内整理番号

④公開 昭和63年(1988)4月25日

H 01 L 21/60 23/28

6918-5F Z-6835-5F

審査請求 未請求 発明の数 1 (全4頁)

②特 願 昭61-240694

信

②出 類 昭61(1986)10月8日

@発明者 小原 雅

兵庫県伊丹市瑞原4丁目1番地 三菱電機株式会社エル・

エス・アイ研究所内

⑪出 顋 人 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

砂代 理 人 弁理士 大岩 增雄 外2名

明 細 白

1. 発明の名称

窜子数鼠

2. 特許額求の範囲

(1) 半羽体泉子と、

前記半導体業子の表例表面に形成される程値と、 可換性倍級フィルムと、

前記可視性絶縁フィルムの安開表面に形成される、回路配線および該回路配線の一方螺に包気的に接続される外部環境と、

前記可挽性絶縁フィルムには開口部が形成されており、

前記回路配線の他方端に電気的に接続され、前記開口部に張り出したリード囃子を抑え、

前記可換性組織フィルムと、前記回路配線と、 前記外部電極と、前記リード端子とはパッケージ 毎級を構成し、

前記問口部下で前記可撓性絶縁フィルムの選例 表面側に前記半切体案子が配置されて、前記リード端子は前記電極に猛気的・関級的に接続されて おり、

前記半導体棄子の一部または全体、前記電極、 前記リード嬢子および前記回路配線の一部を封止 する封止問題を鍛え、

前記半導体察子と、前記電極と、前記パッケー ジ基板と、前記封止樹脂とは半場体装置を構成し、 物型可換性基板を構え、

前記科型可提性基板には凹部が形成されており、 前記半導体装置を前記回路配線関を錯出するよ うにして前記凹部に突装した電子装置において、

前記半導体装品の前記神型可換性整板と接触する表面の所定部に凹凸を形成したことを特徴とする配子装置。

- (2) 前記凹凸は、前記可換性絶縁フィルムの前記河型可換性基板と接触する前記裏側表面に 形成される特許額求の範囲第1項記載の電子装置。
- (3) 前記凹凸は、前記可換性絶級フィルムの前記裏側表面を関級的方法または化学的方法により荒すことによって形成される特許開求の範囲第2項記録の電子装置。

(4) 前記凹凸は、前記可挽性格様フィルムの前記選供表面に盛状または検状の金属バターンを形成することによって形成される特許請求の範囲第2項記載の電子装置。

(5) 前記凹凸は、前記封止樹脂の前記半導体索子の裏側表面にある部分の表面に形成される特許請求の範囲第1項記載の電子装置。

(6) 前記凹凸は、前記封止樹脂の表面を関 機的方法または化学的方法により荒すことによっ て形成される特許辞求の範囲第5項記載の電子装 履。

. 3. 発明の詳細な説明

この発明は電子装置に関し、特に部型可換性等板に半導体装置を実装した電子装置に関するものである。

[従来の技術]

従来、このような電子装置としてICカードがあるが、ICカード用半導体装置は超薄型が要求されるため、可換性有機絶縁フィルムを含むパッケージ基板に半導体素子を搭載し、この半導体素

接板3を構成する。半導体素子1は閉口部311下で可換性有機組織フィルム30の額機製面331下側に位置するように配置されている。リード端子34は突起電極2に位置合わせして選ねられるように配置されてが増大されている。半準体素子1の一部、突起電程2、リード端子34は突起電子1の一部は、外部で344、回路などを防ぐ目的でエポキシ網路は2の対しはのの表例表でように成形である。は半導体素子1のの表例表面40aは半導体素子1のの表例表面40aは半導体素子1のの表例表面40aは半導体素子1の表の表面40aは半導体素子1の表の表面40aは半導体素子1の表の表面40aは半導体素子1の表の表面40aは半導体素子1の表の表面40aは半導体素子1の表面40。

第4図は、従来のICカードの構成を示す断面図である。

図において、塩化ビニル樹脂などからなる可挽性のカード50の表例に凹部51か形成されている。第3図の半導体装置が回路配線32側を表別にして凹部51に実装されており、可接性有機格

子まわりを封止樹脂で薄く封止する方法が用いられている。

第3回は、従来の!Cカード用半導体装置の構造を示す新面図である。

図において、半導体素子1の表例表面1a に突 起電植2が形成されている。ポリイミド樹脂やガ ラスエボキシ樹脂などからなる可憐性有機顕疑フ ィルム30には顔口都31が形成されており、こ の可挠性有機絶縁フィルム30の表側表面30a に、回路配線32およびこの回路配線32の一方 増に電気的に接続される、半導体装置の外部電極 33 が形成されている。回路配線32 の他方端に リード端子34が電気的に接続されており、この リード値子34は顔口煎31人獲り出している。 回路配換32は、可機性有機絶疑フィルム30の 表側表面30aに、たとえば膜原が約354mの 調節などからなる金属酶を形成し、この金属酶を 写真触刻法などによりパターニングして形成され る。可挽性有機絶験フィルム30と回路配線32 と外部電極33とリード囃子34とはパッケージ

禄フィルム30の表例表面30aがカード50の表例表面50aと一致するようになっている。この実践は、半導体装置を凹部51に埋め込んだ後このとは半導体装置を凹部51に接替剤で貼付けることに半導体装置を凹部51に接替剤で貼付けることに半導体装置を凹部51に接替剤で貼付けることに半増化するように、この半導体装置の表別のオコート膜60が形成されている。このオコート膜60が形成されている。このオコート膜60が形成されている。このオコート膜60が形成されている。このオコート膜60が形成されている。このオコート膜60が形成されている。この外部電極33の中部気質的に接触できるようになっている。

この!Cカードは、これを曲げても半導体装置が破壊されたり、半導体装置がカード50から剥離しないような性質が要求される。

なお、第3図においては、封止樹脂40が半導体素子1の一部を封止する構造の半導体装置について示したが、これ以外に、封止樹脂が半導体素子1の裏側表面1bにも形成されて半導体素子1全体を樹脂封止するような構造の半導体装置も用

いられている。

[発明が解決しようとする問題点]

従来の「Cカードにおいては、半導体装置のカードとの接触面が平坦であるため、「Cカードを多数回曲けると半導体装置がカードから到離するという問題点があった。

この発明は上記のような問題点を解消するためになされたもので、カードの多数回の曲げに対して半導体装配がカードから剥離しない I C カードを得ることを目的とする。

[問題点を解決するための手段]

この発明に係るで子装置は、バッケージ基板に 半導体素子を搭級した半導体装置を簡型可換性基板に突張した電子装置において、半導体装置の離型可換性基板と接触する表面の所定部に凹凸を形成したものである。

[作用]

この発明においては、半身体装置の潮型可換性 態板と接触する表面の所定部に凹凸を形成したの で、半導体装置と潮型可換性基板との接触面積が

方法によって凹凸 4 2 が形成されている。この封止掛路表面の凹凸は、封止樹脂表面に細かい 桐目の、布やガラス布や樹脂布などを貼付けることによって形成してもよい。

このように、半導体装置のカードと接触する表面の所定部に凹凸を形成することによって、半導体装置とカードとの接触面積が大きくなり、半導体装置とカードとの密管強度を上げることができる。このため、ICカードの多数回曲げにより半場体装置がカードから剥離することがなくなる。

第2回は、この発明の他の実施例である I C カードの構造を示す断面図である。

図において、可換性有限絶縁フィルム300のカード50と接触する裏側表面30bには、 解状もしくは解状で設厚が約数10μ® の金属パターン36が形成されている。この金属パターン36は、可換性有機絶縁フィルム30の裏側表面30bに別い期倍などの金風膜を形成し、この金風膜を写

この場合にも、半身体装置とカードとの密替強

大きくなり、半導体装置と商型可挽性基板との密 智強度を上げることができる。

[夹施 例]

以下、この発明の実施例を図について説明する。なお、この実施例の説明において、従来の技術の説明と重複する部分については過宜その説明を省略する。

第1 図は、この発明の実施例である」C カード の構造を示す断面図である。

度を上げて半導体装置のカードからの到益をなくすことができる。そして、 あの寸法、 破幅、 品、 ・ 報間 開は金属パターン 3 6 の膜 摩 と同じ程度が 最 も密省効果が上がる。

なお、上記突施例では、半事体装置をカードに 突襲した「Cカードについて示したが、この発明 は、「Cカード以外の、半事体装置を博型可挽性 基板に突装するような他の電子装置にも適用する ことができる。

[発明の効果]

4. 図面の簡単な説明

第1図は、この発明の支値例である!Cカードの構造を示す衝面図である。

第2回は、この発明の他の実施例であるICカードの構造を示す断面図である。

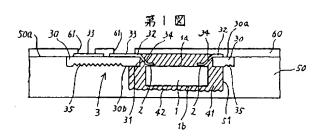
第3回は、従来のICカード用半導体装置の構造を示す断面図である。

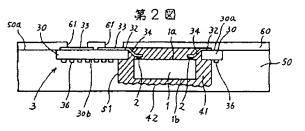
第4回は、従来の「Cカードの構造を示す断面図である。

図において、1は半導体素子、2は突起電板、3はバッケージ基板、30は可挽性有機絶縁フィルム、31は開口部、32は回路配繳、33は外部電極、34はリード端子、35は凹凸、36は金属バターン、41は封止樹脂、42は凹凸、50はカード、51は凹部、60はオーバコート膜、61は開口部である。

なお、各図中周一符号は同一または相当部分を示す。

代理人 大岩塔雄





1: 半導体素子 2:突起電板 3:パッケージ基板 30: 可境配有機地線フィルム 32:回路面線 33:外部電板 34:リード端子

35:凹凸 36:食属パターン 41:釘止树脂 42:凹凸 50:カード 51:凹都 60:オーパコート膜

